

①9 RÉPUBLIQUE FRANÇAISE
INSTITUT NATIONAL
DE LA PROPRIÉTÉ INDUSTRIELLE
PARIS

①1 N° de publication :
(à n'utiliser que pour les
commandes de reproduction)

2 675 968

②1 N° d'enregistrement national :

91 05279

⑤1 Int Cl⁸ : H 03 K 13/12

⑫

DEMANDE DE BREVET D'INVENTION

A1

②2 Date de dépôt : 23.04.91.

③0 Priorité :

④3 Date de la mise à disposition du public de la
demande : 30.10.92 Bulletin 92/44.

⑤6 Liste des documents cités dans le rapport de
recherche : *Se reporter à la fin du présent fascicule.*

⑥0 Références à d'autres documents nationaux
apparentés :

⑦1 Demandeur(s) : FRANCE TELECOM — FR et
TELEDIFFUSION DE FRANCE (S.A.) — FR.

⑦2 Inventeur(s) : Berrou Claude et Adde Patrick.

⑦3 Titulaire(s) :

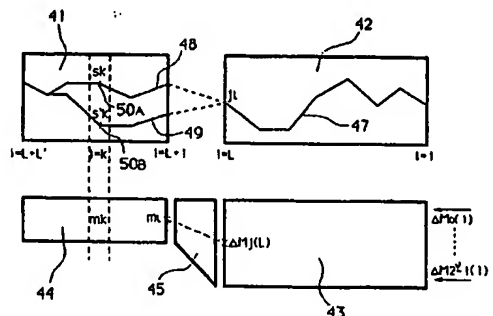
⑦4 Mandataire : Vidon Patrice Cabinet Patrice Vidon.

⑤4 Procédé de décodage d'un code convolutif à maximum de vraisemblance et pondération des décisions, et
décodeur correspondant.

⑤7 Le domaine de l'invention est celui du décodage de
données numériques obtenues selon un codage convolutif,
et transmises sur un canal bruité.

L'invention a pour objectif d'améliorer les procédés de
décodage à maximum de vraisemblance, tel que l'algorithme
de Viterbi. Pour cela, le procédé de décodage selon
l'invention associe à chaque estimation $s(t)$ de l'élément
numérique source correspondant à (t) un coefficient de pon-
dération $m(t)$ représentatif de la fiabilité de ladite estimation
 $s(t)$, ladite estimation $s(t)$ prenant en compte les valeurs
d'une première série de L échantillons reçus, et ladite pon-
dération $m(t)$ prenant en compte les valeurs d'une seconde
série de N échantillons reçus, N étant strictement supérieur
à L .

Dans un mode de réalisation préférentiel, l'invention as-
socie à un premier treillis de décodage classique un se-
cond treillis dans lequel sont remontés deux chemins
concurrents, utilisés pour réviser les coefficients de pon-
dération obtenus en sortie du premier treillis.



FR 2 675 968 - A1



BEST AVAILABLE COPY

Procédé de décodage d'un code convolutif à maximum de vraisemblance et pondération des décisions, et décodeur correspondant.

Le domaine de l'invention est celui du décodage de données numériques reçues dans un décodeur, et notamment de données transmises en présence de bruit de transmission.

Plus précisément, le procédé de l'invention concerne le décodage de données obtenues selon un codage convolutif. De façon connue, les codes convolutifs associent à une donnée source à transmettre au moins une valeur codée obtenue par combinaison linéaire de cette donnée source avec au moins une des données source précédentes.

Classiquement, de tels codes sont décodés à l'aide d'un algorithme à maximum de vraisemblance, du type de l'algorithme de Viterbi. Cet algorithme fournit une estimation binaire de chaque symbole codé à l'émission. Cette estimation s'avère donc, selon le succès du décodage, ou totalement bonne, ou totalement mauvaise.

Il est apparu qu'il est particulièrement intéressant de pondérer les décisions prises par un algorithme de décision à maximum de vraisemblance, notamment lorsque le code convolutif mis en oeuvre est concaténé avec un ou plusieurs autres codes, tels que par exemple un code du type des codes de Reed-Solomon. En effet, cela permet alors d'informer le décodeur de ce code concaténé de la fiabilité de l'estimation qui lui est transmise.

Un décodeur à décisions pondérées délivre donc en sortie une information codée sur n bits, le bit de poids fort étant identique à celui délivré par le décodeur classique et les $n-1$ bits restants représentant la fiabilité affectée à la décision.

On sait que l'algorithme de Viterbi, qui sera décrit plus en détail par la suite, repose sur la détermination d'un chemin optimal dans un treillis, par l'élimination systématique d'un chemin parmi deux chemins possibles atteignant chaque noeud du treillis. Pour chaque noeud, on détermine donc deux métriques de transition, représentatives de la distance entre la transition possible sur chaque chemin et la valeur effectivement reçue par le décodeur. Ces métriques de

transition permettent de calculer des métriques cumulées, représentatives du bruit cumulé sur le chemin considéré. Une métrique cumulée est ainsi une intégrale des métriques de transition. Selon l'algorithme de Viterbi, seul le chemin correspondant à la métrique cumulée la plus faible est conservé.

5 Il apparaît clairement que l'élimination systématique d'un chemin introduit un risque d'erreur, notamment lorsque les deux métriques calculées sont proches. En revanche, lorsque l'une des métriques est faible et l'autre élevée, la probabilité d'erreur d'estimation est faible. La première idée mise en oeuvre pour pondérer l'algorithme de Viterbi a donc été d'associer, à chaque noeud, un coefficient de
10 pondération égal à la différence entre les deux métriques cumulées.

Ce mode de pondération, particulièrement simple, n'est pas optimal, en termes de résultat.

On connaît par ailleurs, par le document de brevet français FR-85 11863, déposé le 02.08.1985 au nom de Battail, un procédé amélioré de décodage à
15 pondération des symboles décodés par l'algorithme de Viterbi. Selon ce procédé, le coefficient de pondération associé à une décision est déterminé en tenant compte des deux chemins qui ont servi à la déterminer, c'est-à-dire en tenant compte des deux suites de valeurs associées aux deux noeuds antécédents du noeud considéré.

20 Ce procédé donne des résultats beaucoup plus satisfaisants que le principe de base. En revanche, il s'avère extrêmement complexe à mettre en oeuvre. En effet, il impose la mémorisation permanente des deux chemins associés à chaque noeud, ainsi qu'un nombre élevé de calculs à chaque instant de réception. En pratique, ce procédé ne peut pas être implanté sur un circuit intégré pour être diffusé industriellement à un coût raisonnable.

25 L'invention a notamment pour objectif de pallier ces différents inconvénients de l'état de la technique.

Plus précisément, l'invention a pour objectif de fournir un procédé de décodage de code convolutif à maximum de vraisemblance et pondération des décisions, dont les résultats sont quasi-optimaux, et en particulier supérieurs à ceux
30 des procédés déjà connus. Un objectif essentiel de l'invention est donc, en d'autres

termes, de fournir un tel procédé assurant une répartition statistique de la pondération quasiment gaussienne.

5 L'invention a également pour objectif de fournir un tel procédé, limitant la complexité de mise en oeuvre, tant en ce qui concerne les moyens de stockage que les moyens de traitement nécessaires. Un objectif particulier de l'invention est ainsi de fournir un tel procédé de décodage, qui soit aisément implantable sur silicium, et donc réalisable à faible coût industriellement.

10 Un autre objectif de l'invention est de fournir un tel procédé compatible avec tous les types de codes convolutifs, binaires ou plus généralement n-aires, quels que soient leur rendement (égal à $1/R$, avec R entier supérieur à 1) et leur longueur de contrainte, qu'ils soient ou non poinçonnés. Notamment, l'invention a pour objectif de fournir un tel procédé permettant le décodage de données codées selon le procédé décrit dans la demande de brevet conjointe, déposée aux noms des mêmes déposants, et intitulée "procédé de codage convolutif correcteur d'erreurs pseudo-systématique, procédé de décodage et dispositifs correspondants".

15 De même, l'invention a pour objectif de fournir un tel procédé, qui puisse être mis en oeuvre conjointement avec un ou plusieurs autres décodeurs concaténés.

20 L'invention a également pour objectif de fournir un décodeur utilisant un tel procédé de décodage.

25 Ces objectifs, ainsi que d'autres qui apparaîtront par la suite, sont atteints selon l'invention à l'aide d'un procédé de décodage à maximum de vraisemblance d'une séquence d'échantillons reçus $R(t)$, correspondant au codage convolutif d'une séquence d'éléments numériques source $a(t)$, du type associant à chacun desdits échantillons reçus $R(t)$ une estimation $s(t)$ de l'élément numérique source correspondant $a(t)$ et un coefficient de pondération $m(t)$ représentatif de la fiabilité de ladite estimation $s(t)$, ladite estimation $s(t)$ prenant en compte les valeurs d'une première série de L échantillons reçus, comprenant ledit échantillon reçu $R(t)$ correspondant audit élément numérique source $a(t)$ et les $L-1$ échantillons reçus
30 suivants $R(t+1), \dots, R(t+L-1)$, L étant supérieur ou égal à 2, et ladite pondération

$m(t)$ prenant en compte les valeurs d'une seconde série de N échantillons reçus, comprenant ledit échantillon reçu $R(t)$ correspondant audit élément numérique source $a(t)$ et les $N-1$ échantillons reçus suivants $R(t+1), \dots, R(t+L-1), \dots, R(t+N-1)$, N étant strictement supérieur à L .

5 Il s'avère en effet particulièrement efficace, après avoir décidé de l'estimation d'une valeur, de suivre encore l'évolution des échantillons reçus pour lui affecter un coefficient de pondération.

10 Dans le cas d'un procédé de décodage du type comprenant une étape d'estimation de la valeur $s(t)$ de chacun desdits éléments numériques source $a(t)$, prenant en compte, pour l'estimation de la valeur d'un élément numérique source $s(t)$, les valeurs d'une série d'échantillons reçus, comprenant l'échantillon reçu $R(t)$ correspondant audit élément numérique source $a(t)$ et au moins un des échantillons reçus suivants $R(t+1), \dots, R(t+L-1)$, et une étape de pondération de l'estimation $s(t)$ consistant à associer, à chacune desdites estimations $s(t)$, un coefficient de pondération $m(t)$ représentatif de la fiabilité de ladite estimation, ce procédé
15 comprend avantageusement également une étape de révision dudit coefficient de pondération consistant à réviser, à chaque instant de réception t , chacun des coefficients de pondération $m(t-N-1)$ à $m(t-L-1)$, correspondant aux $N-L$ dernières valeurs estimées $s(t-N-1)$ à $s(t-L-1)$, en fonction de l'échantillon reçu $R(t)$.
20

L'invention concerne notamment un procédé du type consistant à décider, à l'aide d'un algorithme décisionnel du type de l'algorithme de Viterbi, d'une estimation $s(t)$ de la valeur de chacun desdits éléments numériques source $a(t)$, ledit algorithme décisionnel définissant un premier treillis $T(2^v, L)$ des états
25 possibles du codage, comprenant un ensemble de noeuds, organisé en L colonnes, ou niveaux de profondeur, de 2^v noeuds, L étant le nombre d'échantillons reçus $R(t-L-1), \dots, R(t)$ pris en compte pour l'estimation $s(t)$ de la valeur d'un desdits éléments numériques source $a(t)$, et 2^v étant le nombre d'états possibles du code convolutif à un instant donné, v étant la longueur de contrainte du code utilisé,
30 chacun desdits noeuds d'un niveau de profondeur i donné correspondant à un

instant de réception donné, et étant relié à deux noeuds du niveau de profondeur précédent $i-1$, correspondant à l'instant de réception précédent, par l'intermédiaire de deux chemins, chaque chemin correspondant à une transition possible selon ledit code convolutif,

5 ladite étape d'estimation consistant à :

- déterminer, pour chaque noeud dudit premier treillis, le chemin y aboutissant le plus probable, ou chemin survivant, et éliminer dudit premier treillis le chemin concurrent dudit chemin survivant,

10 le chemin survivant étant celui présentant la distance cumulée, ou métrique cumulée, M^0 ou M^1 la plus faible ;

- remonter dans ledit premier treillis le chemin optimal, en partant du noeud présentant la métrique cumulée la plus faible sur le premier niveau de profondeur, correspondant au dernier échantillon $R(t)$ reçu, et en suivant à chaque niveau le chemin survivant associé au noeud atteint,

15 - associer à l'estimation $s(t-L)$ correspondant au décodage de l'échantillon reçu $R(t-L-1)$, la valeur du noeud terminal dudit chemin optimal,

et ladite étape de pondération consistant à associer à ladite estimation $s(t-L)$ un coefficient de pondération $m(t-L)$, représentatif de la fiabilité de ladite estimation $s(t-L)$, ledit coefficient de pondération étant obtenu par analyse des métriques cumulées M^0 et M^1 associées à chacun des noeuds dudit chemin optimal, ledit procédé étant caractérisé en ce qu'il comprend une étape de révision desdits coefficients de pondération, consistant à, à chaque instant de réception t :

- mémoriser le coefficient de pondération $m(t-L)$ associé à ladite estimation $s(t-L)$;

25 - définir un second treillis $T'(2^v, L')$ des états possibles du codage, où $L'=N-L$, consécutif audit premier treillis $T(2^v, L)$, correspondant aux instants de réception compris entre $t-L-1$ et $t-L-L'$;

- remonter, dans ledit second treillis, les deux chemins concurrents correspondant aux deux chemins issus dudit noeud terminal du chemin optimal du premier treillis ;

30

- réviser les valeurs de chacun des coefficients de pondération $m(t-L-1)$ à $m(t-N-1)$ associé respectivement à chacune des estimations $s(t-L-1)$ à $s(t-N-1)$ des valeurs des échantillons numériques reçus entre les instants $t-L-1$ et $t-N-1$, en fonction d'une comparaison niveau à niveau des valeurs s_k et s'_k correspondant à ces échantillons numériques reçus, sur les deux chemins concurrents.

Dans un mode de réalisation préférentiel de l'invention, ledit coefficient $m(t-L)$ déterminé lors de ladite étape de pondération est égal à la valeur absolue ΔM_{t-L} de la différence entre les deux métriques M^0_{t-L} et M^1_{t-L} associées audit noeud terminal dudit chemin optimal, encore appelée indice de concurrence, lesdites métriques M^0_{t-L} et M^1_{t-L} étant le cumul des distances L^0 ou L^1 calculées pour chaque noeud dudit chemin optimal, lesdites distances représentant l'écart entre le symbole reçu et les symboles correspondant aux deux transitions possibles pour atteindre ce noeud.

En effet, l'écart entre ces deux métriques est directement représentatif de la confiance que l'on peut accorder à une estimation. Si les deux métriques sont proches, la décision sera peu fiable. Au contraire, si l'une des métriques est élevée et l'autre faible, il est probable que le symbole reçu corresponde effectivement à la métrique faible.

Avantageusement, ladite étape de révision réalise, à chaque instant de réception t et pour chacun des niveaux k dudit second treillis, une comparaison des valeurs s_k et s'_k correspondant à l'échantillon reçu $R(t-L-k)$ sur chacun des deux chemins concurrents, ledit indice de concurrence m_k étant révisé à la baisse si ces valeurs s_k et s'_k sont différentes.

Il est important en effet que la confiance accordée à une estimation donnée ne soit pas supérieure à la confiance accordée au choix du chemin permettant d'y parvenir.

Dans un mode de réalisation particulier de l'invention, lorsque lesdites valeurs s_k et s'_k correspondant à l'échantillon reçu $R(t-L-k)$ sur chacun des deux

chemins concurrents sont différentes, ledit indice de concurrence m_k est pris égal à la plus petite des valeurs m_k et m_L , m_L étant l'indice de concurrence associé à l'estimation $s(t-L)$, origine desdits chemins concurrents, déterminé lors de ladite étape de pondération.

5 De façon avantageuse, un coefficient de pondération provisoire ΔM est associé à chacun desdits noeuds dudit premier treillis, chacun desdits coefficients de pondération ΔM étant mis à jour à chaque instant de réception t , en fonction de l'échantillon reçu $R(t)$.

10 Dans une autre variante de l'invention, ledit indice de concurrence m_L est recalculé, à chaque instant de réception t , en fonction des échantillons reçus mémorisés $R(t-L)$ à $R(t)$.

Préférentiellement, ladite étape de révision comprend une étape de compression logarithmique dudit indice de concurrence m_{t-L} , avant de le mémoriser.

15 Cette caractéristique, qui a pour but d'obtenir un meilleur échantillonnage des valeurs critiques vis à vis de la décision, permet d'obtenir une réduction très importante des taux d'erreur.

Dans un mode de réalisation avantageux, la profondeur L' dudit second treillis est sensiblement égale à la moitié de la profondeur L dudit premier treillis.

20 Il ne faut pas, en effet, que la longueur L' soit trop importante. Dans le cas contraire, il apparaît des problèmes de révision inopportune à la baisse, lorsque les deux chemins concurrents sont faux.

25 Les échantillons reçus $R(t)$ peuvent notamment être du type comprenant, à au moins certains instants t , deux données codées distinctes $X(t)$ et $Y(t)$ correspondant audit élément numérique source $a(t)$.

Il peut en particulier s'agir de données produites par des codes convolutifs classiques, séparables, systématiques, ou tels que décrits dans la demande de brevet conjointe déjà citée.

30 L'invention concerne également un décodeur mettant en oeuvre le procédé décrit ci-dessus, et notamment un décodeur d'une séquence d'échantillons reçus

$R(t)$, correspondant au codage convolutif d'une séquence d'éléments numériques source $a(t)$, caractérisé en ce qu'il comprend :

- des moyens de mémorisation desdits premier et second treillis, se comportant comme des registres à décalage niveau par niveau ;
- 5 - des moyens de remontée dudit chemin optimal, dans ledit premier treillis, et des moyens de remontée des deux chemins concurrents dans ledit second treillis;
- des moyens de mémorisation de l'ensemble desdits indices de concurrence associés à chacun des noeuds dudit premier treillis, de taille $L \times 2^v \times \mu$, μ étant le nombre de bits utilisés pour le codage d'un indice de concurrence ;
- 10 - un registre à décalage, pour la mémorisation des coefficients de pondération $m(t-L-1)$ à $m(t-L-L')$;
- des moyens de révision desdits coefficients de pondération, en fonction des deux chemins concurrents remontés dans ledit second treillis.

15 Dans un autre mode de réalisation, les moyens de mémorisation de l'ensemble desdits indices de concurrence associés à chacun des noeuds dudit premier treillis, peuvent être remplacés par des moyens de mémorisation de l'ensemble des échantillons reçus $R(t-L)$ à $R(t)$, de taille $L \times n$, n étant le nombre de bits utilisés pour le codage de la valeur d'un échantillon reçu.

20 Avantagusement, ledit registre à décalage pour la mémorisation des coefficients de pondération est alimenté par l'indice de concurrence $m_t - L$ dudit noeud final dudit chemin optimal, transformé selon une loi logarithmique.

D'autres caractéristiques et avantages apparaîtront à la lecture de la description d'un mode de réalisation préférentiel de l'invention, donné à titre illustratif et non limitatif, et des dessins annexés dans lesquels :

- 25 - la figure 1 est un schéma du codeur convolutif considéré dans le mode de réalisation décrit, correspondant au code dit "standard", ayant une longueur de contrainte v égale à 2 et un rendement de $1/2$;
- la figure 2 est un treillis des états du codage, représentatif du fonctionnement du codeur de la figure 1 ;

- la figure 3 est un treillis de décodage, mis en oeuvre dans un algorithme de Viterbi, de dimension horizontale, ou profondeur, L et de dimension verticale 2^v ;

5 - la figure 4 présente la structure complète d'un décodeur mettant en oeuvre le procédé de l'invention, comprenant notamment un premier et un second treillis;

- la figure 5 est un schéma synoptique d'un exemple de module de calcul des métriques et des chemins survivants associés, selon un procédé connu ;

- la figure 6 est un schéma synoptique d'un exemple particulier de réalisation d'un décodeur tel que représenté en figure 4 ;

10 - la figure 7 présente un schéma synoptique détaillé du module de remontée du chemin optimal du décodeur de la figure 6 ;

- la figure 8 présente un schéma synoptique détaillé du module de révision de la concurrence du décodeur de la figure 6 ;

15 - la figure 9 illustre une variante du calcul des coefficients de pondération, par rapport aux moyens mis en oeuvre dans le décodeur de la figure 6 ;

- la figure 10 présente une série de courbes illustrant les performances du procédé de l'invention, dans le cas d'un code de longueur de contrainte 4 et de rendement $4/7$ concaténé à un code de longueur de contrainte 2 et de rendement $7/8$, les deux décodeurs travaillant en décisions fines.

20 Le fonctionnement du procédé de l'invention est décrit ci-dessous en détail dans le cas d'un code convolutif standard, de longueur de contrainte $v=2$ et de rendement $1/2$, obtenu à l'aide d'un codeur tel que représenté en figure 1. Toutefois, il est clair que ce procédé de décodage peut s'appliquer à tous les codes convolutifs de rendement $\eta = 1/R$ (R entier > 1) quels qu'ils soient, par simple
25 généralisation du procédé décrit.

La figure 1 présente donc un codeur standard, qui associe à chaque donnée source $a(t)$ deux valeurs codées distinctes $X(t)$ et $Y(t)$, obtenues par les sommes modulo 2 (OU exclusif) 11 et 12 de cette donnée source $a(t)$ avec l'une au moins des données source précédentes $a(t-1)$, $a(t-2)$ mémorisées dans les cellules 13_A ,
30 13_B d'un registre à décalage 13.

Le fonctionnement de ce codeur peut être décrit par le diagramme du treillis représenté en figure 2. Cette présentation a été proposée par G. D. Forney, dans l'article "The Viterbi algorithm" (Proc. IEEE, mars 1973, 61, n° 3, pp. 268 - 278).

5 L'algorithme de Viterbi est une technique de décodage qui permet de trouver dans le treillis le chemin à vraisemblance maximale, c'est-à-dire le chemin le plus probable par rapport à celui décrit à l'émission par le codeur.

Chaque noeud 21 du treillis utilisé lors du décodage contient une information sur le chemin survivant, parmi les chemins 22_A et 22_B aboutissant au noeud 21. Le principe de base de l'algorithme de Viterbi est en effet de ne
10 considérer, en chaque noeud, que le chemin le plus probable, de façon à permettre de remonter aisément le treillis, et donc de déterminer, a posteriori, une estimation de la valeur reçue plusieurs instants de réception auparavant.

Le treillis utilisé au décodage, noté $T(2^v, L)$, est représenté en figure 3. Il a une dimension "verticale" égale au nombre d'états possibles du codeur, soit 2^v ,
15 v étant la longueur de contrainte du code, c'est-à-dire le nombre d'éléments mémoires utilisés lors du codage, et une dimension "horizontale", appelée profondeur, notée L . Dans le cas présent, 2^v est égal à 4.

Par ailleurs, il est clair que l'algorithme est d'autant plus efficace que L est grand, puisque L correspond au nombre d'échantillons reçus pris en compte pour
20 le décodage d'un échantillon donné.

L'algorithme de Viterbi est notamment décrit dans l'article "Error bounds for convolutional codes and an asymptotically optimum decoding algorithm" (Viterbi A.J., IEEE Trans. IT, USA (nov. 1967), 13, n° 6, pp. 260 - 269). On rappelle ici, sur l'exemple du code standard, les opérations effectuées dans cet
25 algorithme en une période d'horloge T :

1/ On calcule les distances, encore appelées métriques de transition ou métriques de branche, entre les symboles reçus et les symboles correspondant aux 8 transitions possibles 31, à savoir :

$$\begin{aligned} L_j^0 &= |X' - X_j^0| + |Y' - Y_j^0| \\ L_j^1 &= |X' - X_j^1| + |Y' - Y_j^1| \end{aligned}$$

30

pour j variant de 0 à 3,

et où : (X', Y') représente le couple effectivement reçu et échantillonné sur n bits ;

5 X_j^0 (respectivement Y_j^0) représente la valeur X (respectivement Y) considérée sur la transition aboutissant à l'état j et correspondant à une valeur $a(t-2)$ quittant le registre du codeur égale à 0 (correspondant aux liaisons en pointillé sur la figure 3) ;

10 X_j^1 (respectivement Y_j^1) représente la valeur X (respectivement Y) considérée sur la transition aboutissant à l'état j et correspondant à une valeur $a(t-2)$ quittant le registre du codeur égale à 1 (correspondant aux liaisons en trait plein sur la figure 3).

Dans le cas général, 2^{v+1} transitions sont ainsi calculées.

2/ A chaque état j est associé un additionneur-accumulateur contenant la métrique cumulée M_j telle que :

15
$$\begin{aligned} M_0^0(t) &= M_0(t-1) + L_0^0(t-1) ; M_1^0(t) = M_1(t-1) + L_1^0(t-1) \\ M_0^1(t) &= M_2(t-1) + L_0^1(t-1) ; M_1^1(t) = M_3(t-1) + L_1^1(t-1) \\ M_2^0(t) &= M_0(t-1) + L_2^0(t-1) ; M_2^1(t) = M_1(t-1) + L_2^1(t-1) \\ M_3^0(t) &= M_2(t-1) + L_3^0(t-1) ; M_3^1(t) = M_3(t-1) + L_3^1(t-1) \\ M_j(t) &= \min(M_j^0(t) ; M_j^1(t)) \end{aligned}$$

20 3/ A chaque état j est associé un point mémoire, par exemple une bascule D , et l'ensemble du treillis constitue un registre de dimension $(4, L)$. Sur la figure 3, le décalage a lieu de la droite vers la gauche. Au premier niveau ($i=1$), le contenu s_j de la bascule associée à l'état j est mis à 0 si $M_j^0(t) \leq M_j^1(t)$, et à 1 si $M_j^0(t) > M_j^1(t)$. s_j est donc directement représentatif du signe de $M_j^0(t) - M_j^1(t)$;

25

4/ On remonte le chemin mémorisé dans le treillis de $i=1$ à $i=L$ en partant de l'état pourvu d'une métrique cumulée M_j la plus faible, parmi 4, et en utilisant à chaque niveau de cette remontée le contenu de la bascule à laquelle on aboutit, pour choisir entre les deux transitions possibles. Le bit décodé provient alors de la

basculer au niveau $i=L$, en fin de chemin remonté. Ainsi, à l'instant t , on décode le bit $a(t-L)$;

5/ On effectue un décalage complet du treillis et on recommence à la période d'horloge suivante.

5 A titre d'exemple, on décrit ci-dessous un mode de réalisation d'un module de calcul des métriques et des chemins survivants associés, tel qu'il peut être mis en oeuvre dans un décodeur, en relation avec la figure 5.

10 Les données reçues X' et Y' , échantillonnées sur n bits, sont introduites dans un module 51 de calcul des distances, selon le principe décrit plus haut (étape 1), produisant en sortie les valeurs L_j^0 et L_j^1 .

Deux sommateurs 52 et 53 déterminent les métriques cumulées :

$$M_j^0 = M(t-1) + L_j^0$$

$$M_j^1 = M'(t-1) + L_j^1$$

15 Les valeurs $M(t-1)$ et $M'(t-1)$ ne sont pas indicées : elles dépendent du treillis considéré, et donc du code utilisé. Par exemple, si l'on considère le treillis de codage de la figure 2, ces valeurs sont obtenues de la façon décrite à l'étape 2 ci-dessus.

20 Un soustracteur 54 détermine ensuite la différence entre les deux métriques cumulées M_j^0 et M_j^1 , codée sur μ bits. Cette différence peut se décomposer entre le signe $s_j(t)$ de la différence et la valeur absolue $\Delta M_j(t)$ de cette différence, qui correspond à une pondération de la décision sur le signe.

Le signe $s_j(t)$ désigne la métrique cumulée la plus faible. Il pilote donc un multiplexeur 2 vers 1 55, qui dirige la métrique concernée $M_j(t)$ vers les bascules 56.

25 Selon l'invention, un coefficient de pondération est associé à chacun des bits décodés, puis révisé au moins une fois. Pour cela, dans le mode de réalisation décrit, et ainsi que cela est représenté en figure 4, le premier treillis $T(2^v, L)$ 42 est complété sur sa gauche, c'est-à-dire après le niveau $i=L$, par un second treillis $T'(2^v, L')$ 41.

En parallèle avec le premier treillis 42 est disposée une mémoire 43 de type FIFO ("First In - First Out" ; "premier entré - premier sorti"), de taille $L \times 2^v \times \mu$. Cette mémoire 43 est alimentée, à chaque période d'horloge, par les 2^v grandeurs:

$$\Delta M_j(t) = |M_j^0(t) - M_j^1(t)|$$

5 pour j variant de 0 à $2^v - 1$, $\Delta M_j(t)$ étant codé sur μ bits.

On appellera par la suite $\Delta M_j(t)$ "indice de concurrence", "mesure de concurrence", ou "concurrence".

En parallèle avec le second treillis 41 est disposé un registre à décalage 44, de taille $L' \times (n-1)$. Ce registre 44 est alimenté par la concurrence issue de la mémoire FIFO 43 au niveau $i=L$, à l'adresse correspondant à l'état j_L auquel la remontée du chemin optimal 47 du premier treillis 42 a abouti.

Avantageusement, cette concurrence est modifiée avant d'être mémorisée dans le registre 44, selon une loi de compression logarithmique 45, de la forme $\theta \log(1 + x/\theta)$. De très bons résultats sont notamment atteints avec $\theta=1$.

15 Soient m_L cette concurrence modifiée par la compression logarithmique 45, et m_k le contenu du registre 44 au niveau k ($k > L$), m_L et m_k étant codées sur $n-1$ bits. Soit également s_L la valeur binaire contenue dans la bascule d'adresse $i=L$, $j=j_L$. s_L est le signe associé à m_L .

La caractéristique essentielle de l'invention est de poursuivre (48) dans le second treillis 41 la remontée 47 du chemin à vraisemblance maximale du premier treillis 42, et de remonter, dans le même temps, également dans le second treillis 41, le chemin concurrent 49 du chemin à vraisemblance maximale 48. Ce chemin concurrent 49 est l'autre chemin quittant l'état j_L , c'est-à-dire le chemin donné par le signe \bar{s}_L . Soient s_k et s'_k les contenus des deux bascules 50_A et 50_B, au niveau k , des deux chemins ainsi remontés simultanément.

25 Une opération de révision du contenu du registre 44 est alors effectuée, sous la forme suivante, pour tout niveau k :

$$\text{si } s_k \neq s'_k \text{ et si } m_k > m_L, \text{ alors } m_k = m_L$$

30 Le résultat final du décodage est donné, après une latence $L + L' + 1$, sous la forme suivante :

- pour le signe (valeur binaire estimée), par $s_{L+L'+1}$;
- pour le poids, ou coefficient de pondération, par $m_{L+L'+1}$.

La profondeur L' du second treillis 41 est choisie de façon à obtenir les résultats les plus efficaces. Il apparaît ainsi que la longueur L' idéale est de l'ordre de $L/2$, L étant la profondeur du premier treillis 42. On constate notamment que, lorsque L' est plus élevée, les résultats se dégradent, en particulier du fait de révisions inopportunes lorsque les deux chemins concurrents 48 et 49 sont faux.

On présente maintenant un exemple de mise en oeuvre dans un décodeur du procédé qui vient d'être décrit.

La figure 6 est un schéma synoptique d'un tel décodeur. Il comprend un premier treillis 61, constitué de $(L-1) \times 2^v$ bascules D 62 placées en 2^v lignes de $L-1$ bascules cascadées. Ce premier treillis se prolonge directement par un second treillis similaire 63, de profondeur L' .

A chaque niveau de profondeur (colonne) du treillis 61 correspond un module 64_1 à 64_{L-1} de remontée, déterminant le chemin optimal. Le fonctionnement de ce module 64 est précisé plus loin, en liaison avec la figure 7.

De même, un module 65_L à $65_{L+L'}$ de double remontée est associé à chaque niveau du second treillis 63. Il détermine les deux chemins concurrents utilisés pour réviser les coefficients de pondération m_{L+1} à $m_{L+L'+1}$. Ces modules à double remontée 65 sont constitués de deux modules de remontée simple, tels que décrits en figure 7, placés en parallèle.

Parallèlement au treillis 61, le décodeur comprend une mémoire FIFO 66, dont chaque bascule 67 mémorise la concurrence ΔM correspondant à chaque noeud du treillis 61, codée sur μ bits.

La mémoire 66 est connectée à un multiplexeur 2^v vers 1 68, piloté par la valeur j_L issue du dernier module 64_{L-1} de remontée, qui désigne l'extrémité du chemin optimal. Ce multiplexeur 68 délivre donc la valeur de la métrique cumulée ΔM_L qui est transformée par un module 69 de compression logarithmique.

Le module 69 de compression logarithmique fournit d'une part la valeur \bar{s}_L opposée au signe de $M_j^0(t) - M_j^1(t)$, qui indique l'origine du chemin concurrent

du chemin optimal, et qui est transmise au premier module 65_L de double remontée, et d'autre part un coefficient de pondération, ou indice de concurrence, m_L .

5 Ce module 69 de compression logarithmique a pour but de mettre l'accent, en terme de qualité d'échantillonnage, sur les valeurs les plus critiques, c'est-à-dire par exemple, si m_L est codé entre -7 et +7, sur les valeurs proches de 0. Cela permet de diviser environ par deux le taux d'erreur.

10 Selon l'invention, les indices de concurrence m_{L+1} à $m_{L+L'+1}$ sont révisés à chaque instant de réception. Pour cela, les indices sont stockés dans des bascules 70_L à $70_{L+L'}$. Entre chacune de ces bascules s'intercale un module 71_{L+1} à $71_{L+L'+1}$ de révision de la concurrence, qui compare niveau à niveau les valeurs s_k et s'_k présentes sur les deux chemins concurrents, fournies par les modules de double remontée. Ce module 71 de révision est décrit plus en détail en relation avec la figure 8.

15 A chaque instant de réception, le décodeur fournit donc finalement les valeurs définitives $s_{L+L'+1}$ et $m_{L+L'+1}$.

20 La figure 7 est le schéma de principe d'un module 64 de remontée. Ce module comprend un multiplexeur 2^v vers 1 75, alimenté par les 2^v survivants s_j au niveau k . Le multiplexeur 75 est piloté par la valeur j_k issue du module de remontée précédent, et désigne le survivant à considérer sur le chemin optimal au niveau $k+1$. Il transmet à un module 76 cette information s_{j_k} qui, combinée à j_k , fournit l'adresse j_{k+1} du noeud de niveau suivant du chemin optimal.

25 Un module de révision 71 est représenté en figure 8. Au niveau k , l'indice de concurrence m_k , codé sur $n-1$ bits est l'une des entrées 81 d'un multiplexeur 2 vers 1 82. L'autre entrée 83 de ce multiplexeur est fournie par un module 84 qui fournit la plus petite des valeurs m_k et m_L , m_L étant l'indice de concurrence issu du module 69 (figure 5) de compression logarithmique.

Le multiplexeur 82 est piloté par la sortie d'un OU exclusif 85, qui compare les valeurs s_k et s'_k des deux chemins concurrents au niveau k . Si ces valeurs sont

identiques, la valeur m_k est conservée. Sinon, m_k est remplacée par la plus petite des valeurs m_k et m_L .

5 L'obtention de m_L peut également se faire de la façon suivante, plus favorable, d'un point de vue encombrement de circuit, pour les longueurs de contrainte élevées. En se référant à la figure 6, la mémoire FIFO 66 contenant les indices de concurrence est remplacée par une autre mémoire, représentée en figure 9. Cette mémoire 91, également de type FIFO, est de taille $L \times 2n$, pour "transporter" les grandeurs reçues X' et Y' jusqu'au niveau $i=L$.

10 Il est alors possible, en fin du premier treillis, de recalculer les métriques cumulées et la concurrence modifiée m_L , dans un module de calcul 92. Cette variante évite le calcul des $2^n - 1$ indices de concurrence qui ne sont pas exploités à la sortie de la mémoire 66 (figure 6), dans le procédé précédemment décrit.

Les valeurs des indices de concurrence ΔM_0 à $\Delta M_{2^n - 1}$ sont transmises ensuite au multiplexeur 2^n vers 1 68.

15 Il est clair que le procédé de l'invention peut également s'appliquer aux codes systématiques, pseudo-systématiques ou séparables. En effet, la fiabilité de la décision binaire peut être attribuée aux symboles X et Y reconstruits suivant les mêmes opérations combinatoires que celles effectuées lors du codage.

20 Dans ce cas, en se référant à la figure 4, la condition de révision du contenu du registre 44 ne porte plus sur la comparaison des bits a_k , représentés par s_k , des deux chemins concurrents 48 et 49 dans le second treillis 41, mais sur la comparaison des bits X_k ou Y_k reconstitués à chaque niveau k .

25 Le procédé de l'invention est quasi-optimal, le terme optimal désignant ici un algorithme de pondération délivrant en sortie du décodeur des décisions dont les pondérations suivent une loi de distribution gaussienne.

En effet, on obtient un taux d'erreur binaire identique en sortie d'une chaîne de deux décodeurs dont le premier mettrait en oeuvre un algorithme de pondération optimal, et en sortie d'un seul décodeur, identique au second décodeur de la chaîne précédente, prélevant ses échantillons sur un canal gaussien dont le

taux d'erreur binaire est égal au taux d'erreur binaire observé à la sortie du premier décodeur de la chaîne.

La figure 10 illustre les performances du procédé de l'invention, dans le cas d'une concaténation d'un code de longueur de contrainte 4 et de rendement 4/7, dont la caractéristique de taux d'erreur est donnée par la courbe 101, le décodeur travaillant en décisions fines, et d'un code de longueur de contrainte 2 et de rendement 7/8. La courbe 102 est la caractéristique de taux d'erreur de ce second code, le décodeur travaillant également en décisions fines.

La courbe 103 représente le taux d'erreur théorique en sortie de chaîne. Elle est obtenue de la manière suivante :

- à un rapport signal à bruit E_b/N_0 donné, E_b étant l'énergie reçue par bit utile et N_0 la densité spectrale monolatérale de bruit, on relève (106) le taux d'erreur donné par la courbe 101 à l'abscisse $E_b/N_0 - \Delta$, où $\Delta = 10 \cdot \log_{10}(8/7)$;

- à ce taux d'erreur correspond (107) sur la courbe 105 (transmission non codée) un rapport signal à bruit $(E_b/N_0)'$ auquel on ajoute $\Delta = 10 \cdot \log_{10}(8/7)$, afin d'obtenir le rapport signal à bruit pour lequel la courbe 102 fournit (108) le taux d'erreur recherché. On obtient ainsi le point 109 de la courbe théorique 103.

Les croix 104_A, 104_B et 104_C représentent les résultats obtenus par simulation d'un décodeur utilisant le procédé de décodage de l'invention. L'écart entre ces résultats et la courbe optimale 103 n'est pas mesurable. Le procédé de l'invention est donc, à tout le moins, quasi-optimal.

Ce procédé de décodage représente, en terme de circuiterie, une complexité environ double de celle d'un décodeur de Viterbi à décisions binaires, dans le cas où $L'=L/2$. Il peut donc aisément être implanté sur silicium.

Par ailleurs, du fait de la structure série, et éventuellement pipe-line, du décodeur complet représenté en figures 4 et 6, les étapes de pondération et de révision ne pénalisent pas l'étape de décision selon l'algorithme de Viterbi, pour ce qui concerne sa rapidité de traitement de données.

REVENDICATIONS

1. Procédé de décodage à maximum de vraisemblance d'une séquence d'échantillons reçus $R(t)$, correspondant au codage convolutif d'une séquence d'éléments numériques source $a(t)$,
5 du type associant à chacun desdits échantillons reçus $R(t)$ une estimation $s(t)$ de l'élément numérique source correspondant $a(t)$ et un coefficient de pondération $m(t)$ représentatif de la fiabilité de ladite estimation $s(t)$, caractérisé en ce que ladite estimation $s(t)$ prend en compte les valeurs d'une première série de L échantillons reçus, comprenant ledit échantillon reçu $R(t)$ correspondant audit élément numérique source $a(t)$ et les $L-1$ échantillons reçus suivants $R(t+1), \dots, R(t+L-1)$, L étant supérieur ou égal à 2,
10 et en ce que ladite pondération $m(t)$ prend en compte les valeurs d'une seconde série de N échantillons reçus, comprenant ledit échantillon reçu $R(t)$ correspondant audit élément numérique source $a(t)$ et les $N-1$ échantillons reçus suivants $R(t+1), \dots, R(t+L-1), \dots, R(t+N-1)$, N étant strictement supérieur à L .
2. Procédé selon la revendication 1, du type comprenant une étape d'estimation de la valeur $s(t)$ de chacun desdits éléments numériques source $a(t)$ et une étape de pondération de l'estimation $s(t)$,
20 ladite étape d'estimation prenant en compte, pour l'estimation de la valeur d'un élément numérique source $s(t)$, les valeurs d'une série d'échantillons reçus, comprenant l'échantillon reçu $R(t)$ correspondant audit élément numérique source $a(t)$ et au moins un des échantillons reçus suivants $R(t+1), \dots, R(t+L-1)$,
ladite étape de pondération consistant à associer, à chacune desdites estimations
25 $s(t)$, un coefficient de pondération $m(t)$ représentatif de la fiabilité de ladite estimation, caractérisé en ce qu'il comprend de plus une étape de révision dudit coefficient de pondération consistant à réviser, à chaque instant de réception t , chacun des coefficients de pondération $m(t-N-1)$ à $m(t-L-1)$, correspondant aux $N-L$

dernières valeurs estimées $s(t-N-1)$ à $s(t-L-1)$, en fonction de l'échantillon reçu $R(t)$.

3. Procédé selon la revendication 2, du type consistant à décider, à l'aide d'un algorithme décisionnel du type de l'algorithme de Viterbi, d'une estimation $s(t)$ de la valeur de chacun desdits éléments numériques source $a(t)$,
- 5 ledit algorithme décisionnel définissant un premier treillis $T(2^v, L)$ des états possibles du codage, comprenant un ensemble de noeuds, organisé en L colonnes, ou niveaux de profondeur, de 2^v noeuds,
- 10 L étant le nombre d'échantillons reçus $R(t-L-1), \dots, R(t)$ pris en compte pour l'estimation $s(t)$ de la valeur d'un desdits éléments numériques source $a(t)$, et 2^v étant le nombre d'états possibles du code convolutif à un instant donné, v étant la longueur de contrainte du code mis en oeuvre au codage,
- 15 chacun desdits noeuds d'un niveau de profondeur i donné correspondant à un instant de réception donné, et étant relié à deux noeuds du niveau de profondeur précédent $i-1$, correspondant à l'instant de réception précédent, par l'intermédiaire de deux chemins, chaque chemin correspondant à une transition possible selon ledit code convolutif,
- ladite étape d'estimation consistant à :
- déterminer, pour chaque noeud dudit premier treillis, le chemin y aboutissant le plus probable, ou chemin survivant, et éliminer dudit premier treillis le chemin concurrent dudit chemin survivant,

20 le chemin survivant étant celui présentant la distance cumulée M^0 ou M^1 la plus faible ;

 - remonter dans ledit premier treillis le chemin optimal, en partant du noeud présentant la métrique cumulée la plus faible sur le premier niveau de profondeur,

25 correspondant au dernier échantillon $R(t)$ reçu, et en suivant à chaque niveau le chemin survivant associé au noeud atteint,

 - associer à l'estimation $s(t-L)$ correspondant au décodage de l'échantillon reçu $R(t-N-1)$, la valeur du noeud terminal dudit chemin optimal,

et ladite étape de pondération consistant à associer à ladite estimation $s(t-L)$ un coefficient de pondération $m(t-L)$, représentatif de la fiabilité de ladite estimation $s(t-L)$, ledit coefficient de pondération étant obtenu par analyse des métriques cumulées M^0 et M^1 associées à chacun des noeuds dudit chemin optimal,

5 ledit procédé étant caractérisé en ce qu'il comprend une étape de révision desdits coefficients de pondération, consistant à, à chaque instant de réception t :

- mémoriser le coefficient de pondération $m(t-L)$ associé à ladite estimation $s(t-L)$;
 - définir un second treillis $T'(2^v, L')$ des états possibles du codage, où
- 10 $L'=N-L$, consécutif audit premier treillis $T(2^v, L)$, correspondant aux instants de réception compris entre $t-L-1$ et $t-L-L'$;
- remonter, dans ledit second treillis, les deux chemins concurrents correspondant aux deux chemins issus dudit noeud terminal du chemin optimal du premier treillis ;
 - réviser les valeurs de chacun des coefficients de pondération $m(t-L-1)$
- 15 à $m(t-L-1)$ associé respectivement à chacune des estimations $s(t-L-1)$ à $s(t-N-1)$ des valeurs des échantillons numériques reçus entre les instants $t-L-1$ et $t-N-1$, en fonction d'une comparaison niveau à niveau des valeurs s_k et s'_k correspondant à ces échantillons numériques reçus, sur les deux chemins concurrents.
- 20

4. Procédé selon la revendication 3, caractérisé en ce que ledit coefficient de pondération $m(t-L)$ déterminé lors de ladite étape de pondération est égal à la valeur absolue ΔM_{t-L} de la différence entre les deux métriques M^0_{t-L} et M^1_{t-L} associées audit noeud terminal dudit chemin optimal, encore appelée indice de concurrence,

25 lesdites métriques M^0_{t-L} et M^1_{t-L} étant le cumul des distances L^0 ou L^1 calculées pour chaque noeud dudit chemin optimal, lesdites distances représentant l'écart entre le symbole reçu et les symboles correspondant aux deux transitions possibles pour atteindre ce noeud.

5 5. Procédé selon la revendication 4, caractérisé en ce que ladite étape de révision réalise, à chaque instant de réception t et pour chacun des niveaux k dudit second treillis, une comparaison des valeurs s_k et s'_k correspondant à l'échantillon reçu $R(t-L-k)$ sur chacun des deux chemins concurrents, ledit indice de concurrence m_k étant révisé à la baisse si ces valeurs s_k et s'_k sont différentes.

10 6. Procédé selon la revendication 5, caractérisé en ce que, lorsque lesdites valeurs s_k et s'_k correspondant à l'échantillon reçu $R(t-L-k)$ sur chacun des deux chemins concurrents sont différentes, ledit indice de concurrence m_k est pris égal à la plus petite des valeurs m_k et m_L , m_L étant l'indice de concurrence associé à l'estimation $s(t-L)$, origine desdits chemins concurrents, déterminé lors de ladite étape de pondération.

15 7. Procédé selon la revendication 6, caractérisé en ce que ledit indice de concurrence m_L est recalculé, à chaque instant de réception t , en fonction des échantillons reçus mémorisés $R(t-L)$ à $R(t)$.

20 8. Procédé selon l'une quelconque des revendications 3 à 6, caractérisé en ce qu'un coefficient de pondération provisoire ΔM est associé à chacun desdits noeuds dudit premier treillis, chacun desdits coefficients de pondération ΔM étant mis à jour à chaque instant de réception t , en fonction de l'échantillon reçu $R(t)$.

25 9. Procédé selon l'une quelconque des revendications 4 à 9, caractérisé en ce que ladite étape de révision comprend une étape de compression logarithmique dudit indice de concurrence $m_t - L$, avant de le mémoriser.

30 10. Procédé selon l'une quelconque des revendications 3 à 9, caractérisé en ce que la profondeur L' dudit second treillis est sensiblement égale à la moitié de la profondeur L dudit premier treillis.

25 11. Procédé selon l'une quelconque des revendications 1 à 10, caractérisé en ce que lesdits échantillons reçus $R(t)$ comprennent, à au moins certains instants t , deux données codées distinctes $X(t)$ et $Y(t)$ correspondant audit élément numérique source $a(t)$.

30 12. Décodeur d'une séquence d'échantillons reçus $R(t)$, correspondant au codage convolutif d'une séquence d'éléments numériques source $a(t)$, selon le

procédé de l'une quelconque des revendications 3 à 11, caractérisé en ce qu'il comprend :

- des moyens de mémorisation desdits premier et second treillis, se comportant comme des registres à décalage niveau par niveau ;

5 - des moyens de remontée dudit chemin optimal, dans ledit premier treillis, et des moyens de remontée desdits deux chemins concurrents dans ledit second treillis ;

10 - des moyens de mémorisation de l'ensemble desdits indices de concurrence associés à chacun des noeuds dudit premier treillis, de taille $L \times 2^v \times \mu$, μ étant le nombre de bits utilisés pour le codage d'un indice de concurrence ;

- un registre à décalage, pour la mémorisation des coefficients de pondération $m(t-L-1)$ à $m(t-L-L')$;

- des moyens de révision desdits coefficients de pondération, en fonction desdits chemins concurrents remontés dans ledit second treillis.

15 13. Décodeur d'une séquence d'échantillons reçus $R(t)$, correspondant au codage convolutif d'une séquence d'éléments numériques source $a(t)$, selon le procédé de l'une quelconque des revendications 3 à 11, caractérisé en ce qu'il comprend :

20 - des moyens de mémorisation desdits premier et second treillis, se comportant comme des registres à décalage niveau par niveau ;

- des moyens de remontée dudit chemin optimal, dans ledit premier treillis, et des moyens de remontée desdits deux chemins concurrents dans ledit second treillis ;

25 - des moyens de mémorisation de l'ensemble des échantillons reçus $R(t-L)$ à $R(t)$, de taille $L \times n$, n étant le nombre de bits utilisés pour le codage de la valeur d'un échantillon reçu ;

- des moyens de calcul du coefficient de pondération $m(t-L)$, à partir de l'ensemble des échantillons reçus $R(t-L)$ à $R(t)$ mémorisés ;

30 - un registre à décalage, pour la mémorisation des coefficients de pondération $p(t-L-1)$ à $p(t-L-L')$;

- des moyens de révision desdits coefficients de pondération, en fonction desdits chemins concurrents remontés dans ledit second treillis.

5 14. Décodeur selon l'une quelconque des revendications 12 ou 13, caractérisé en ce que ledit registre à décalage pour la mémorisation des coefficients de pondération est alimenté par l'indice de concurrence $m_t - L$ dudit noeud final dudit chemin optimal, transformé selon une loi logarithmique.

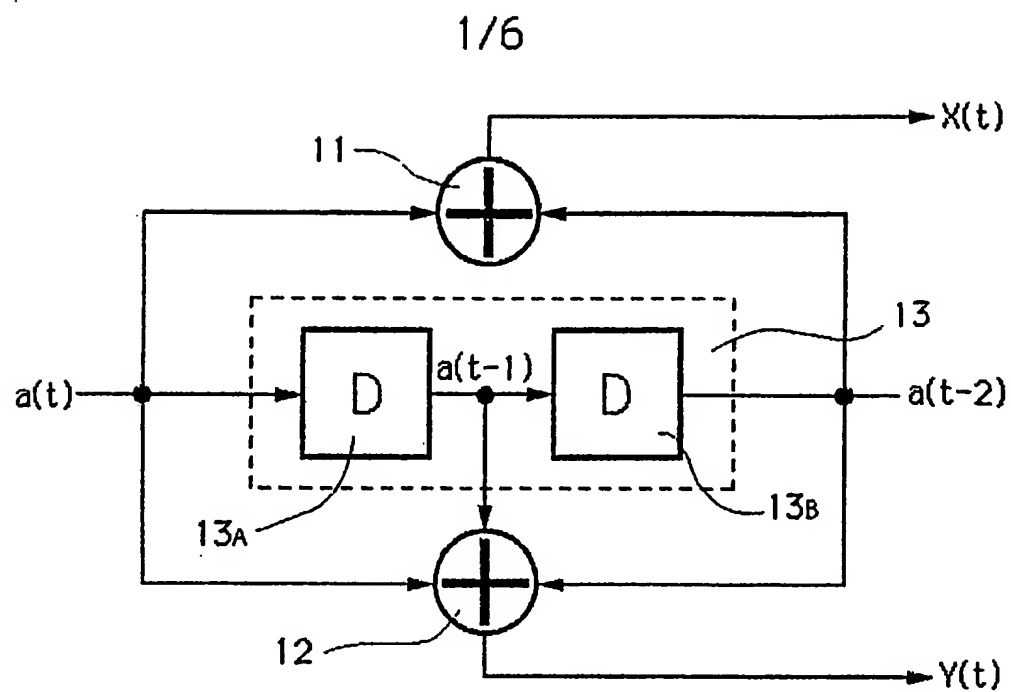


Fig. 1

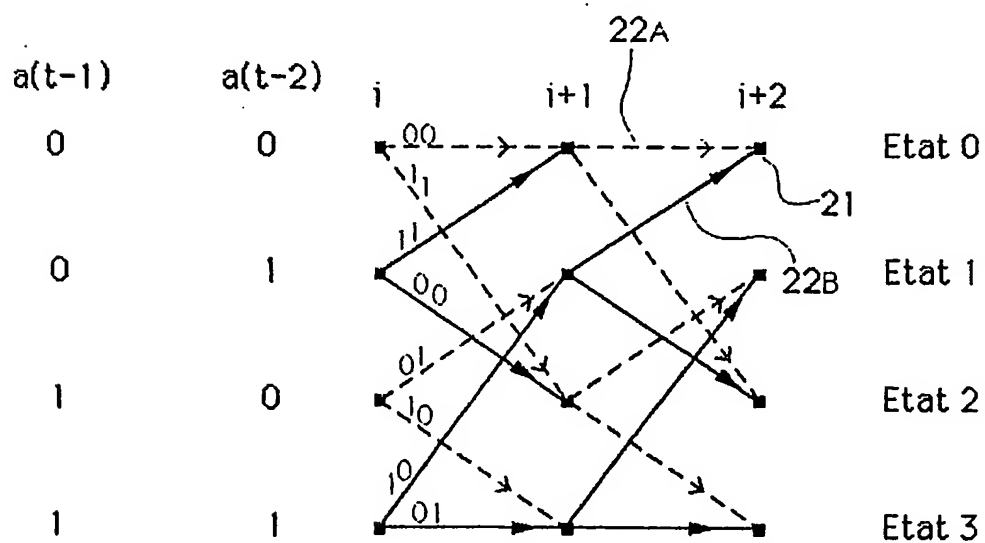


Fig. 2

3/6

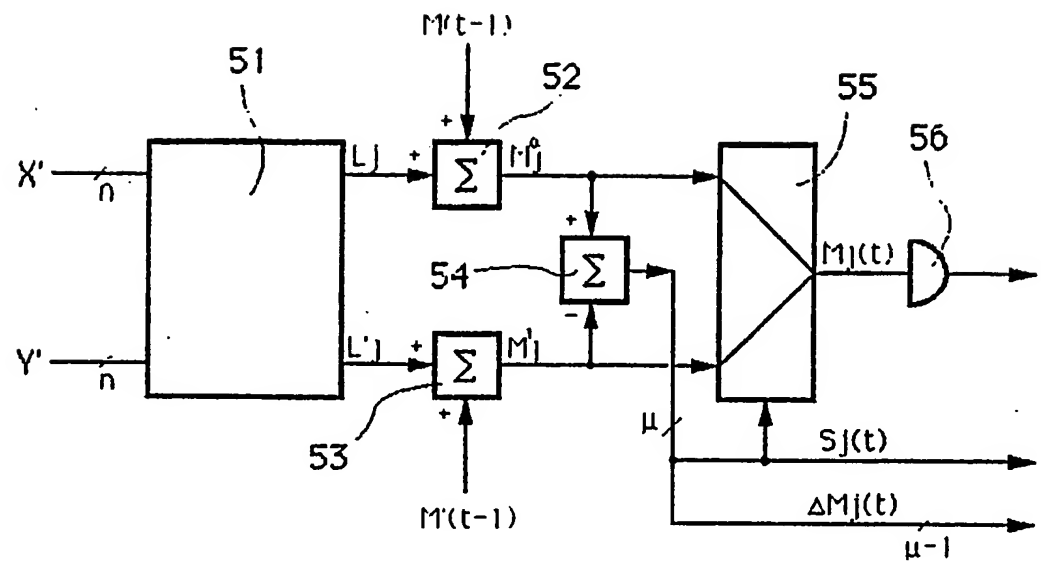


Fig. 5

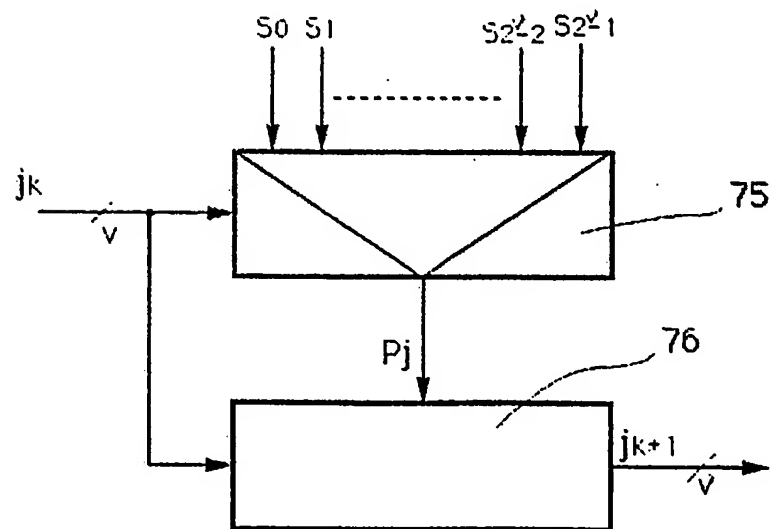


Fig. 7

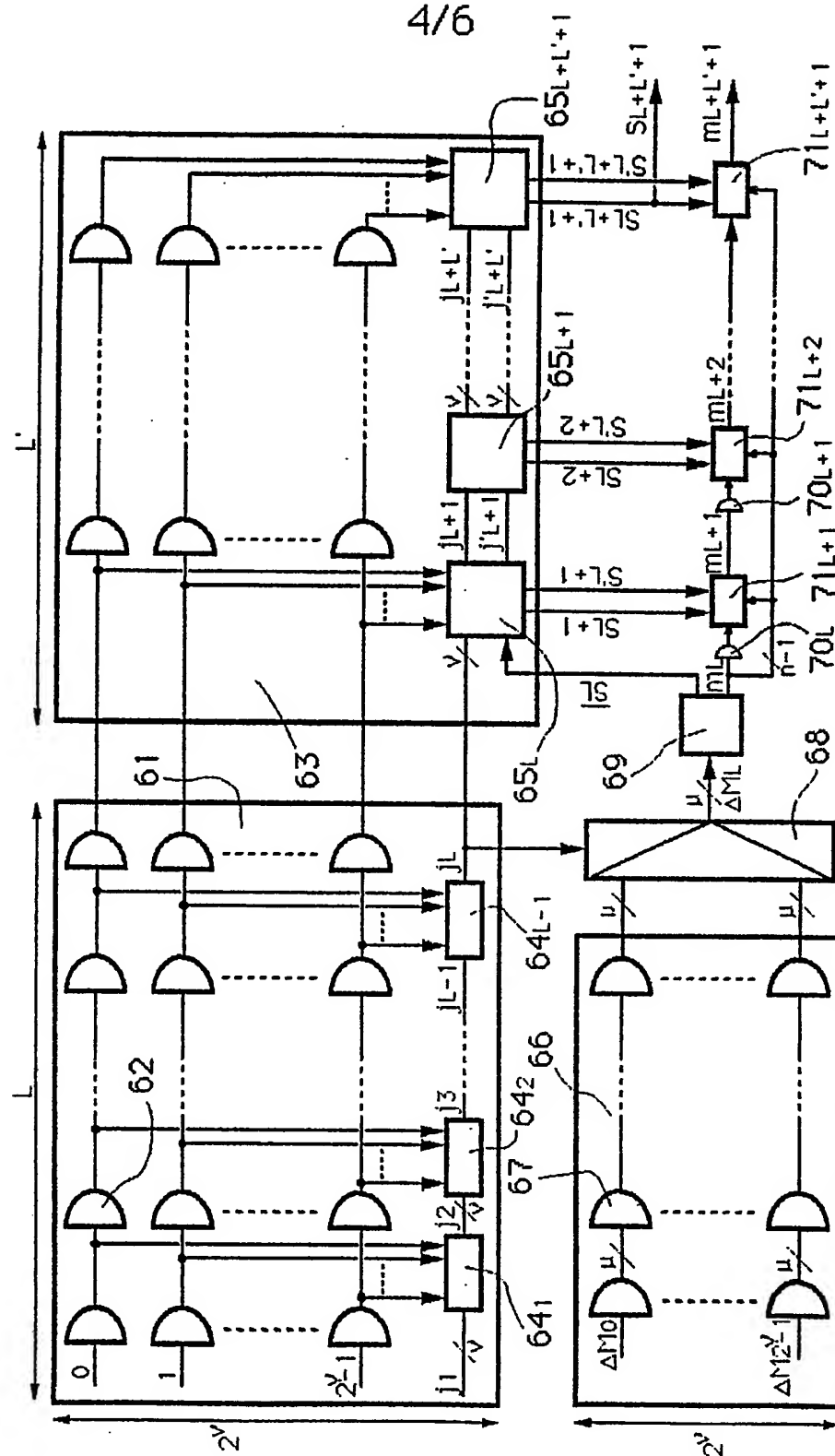


Fig. 6

5/6

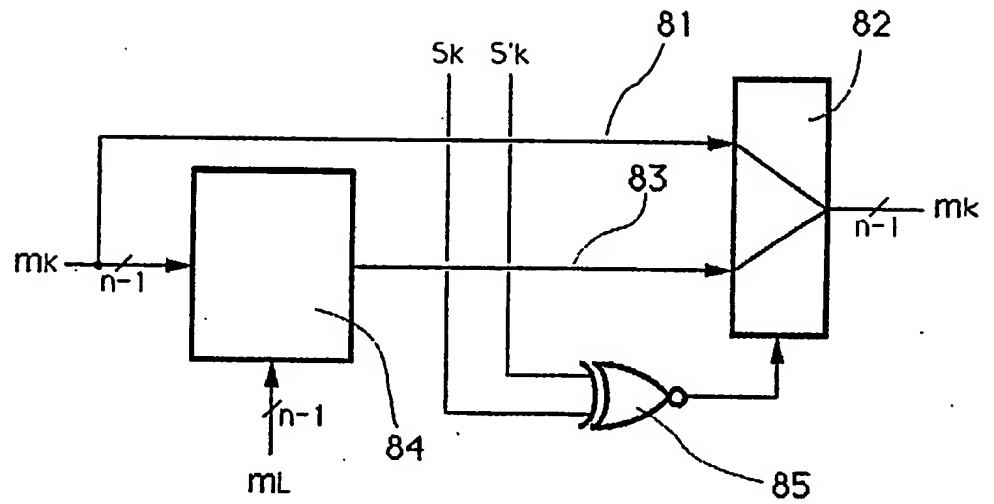


Fig. 8

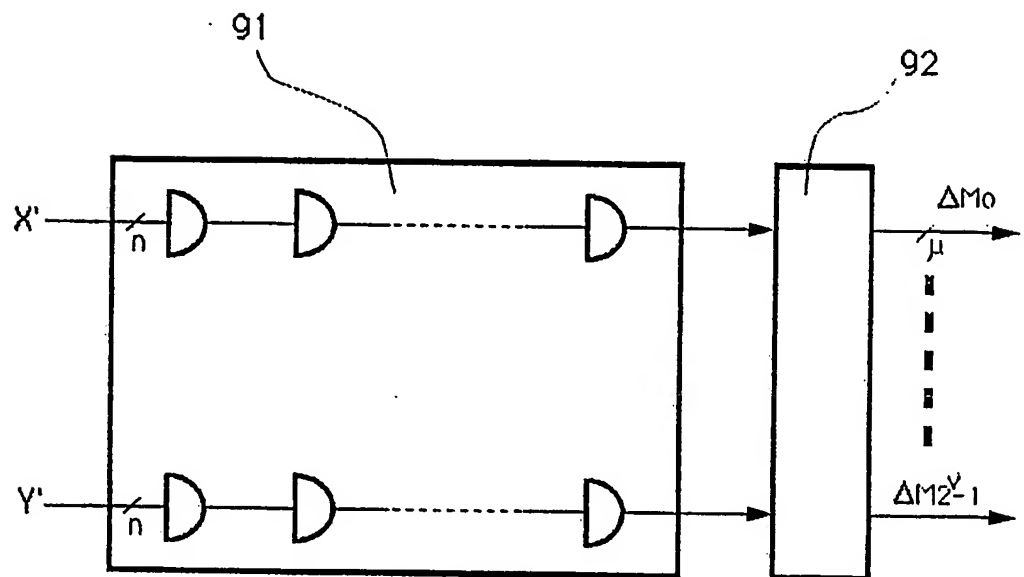
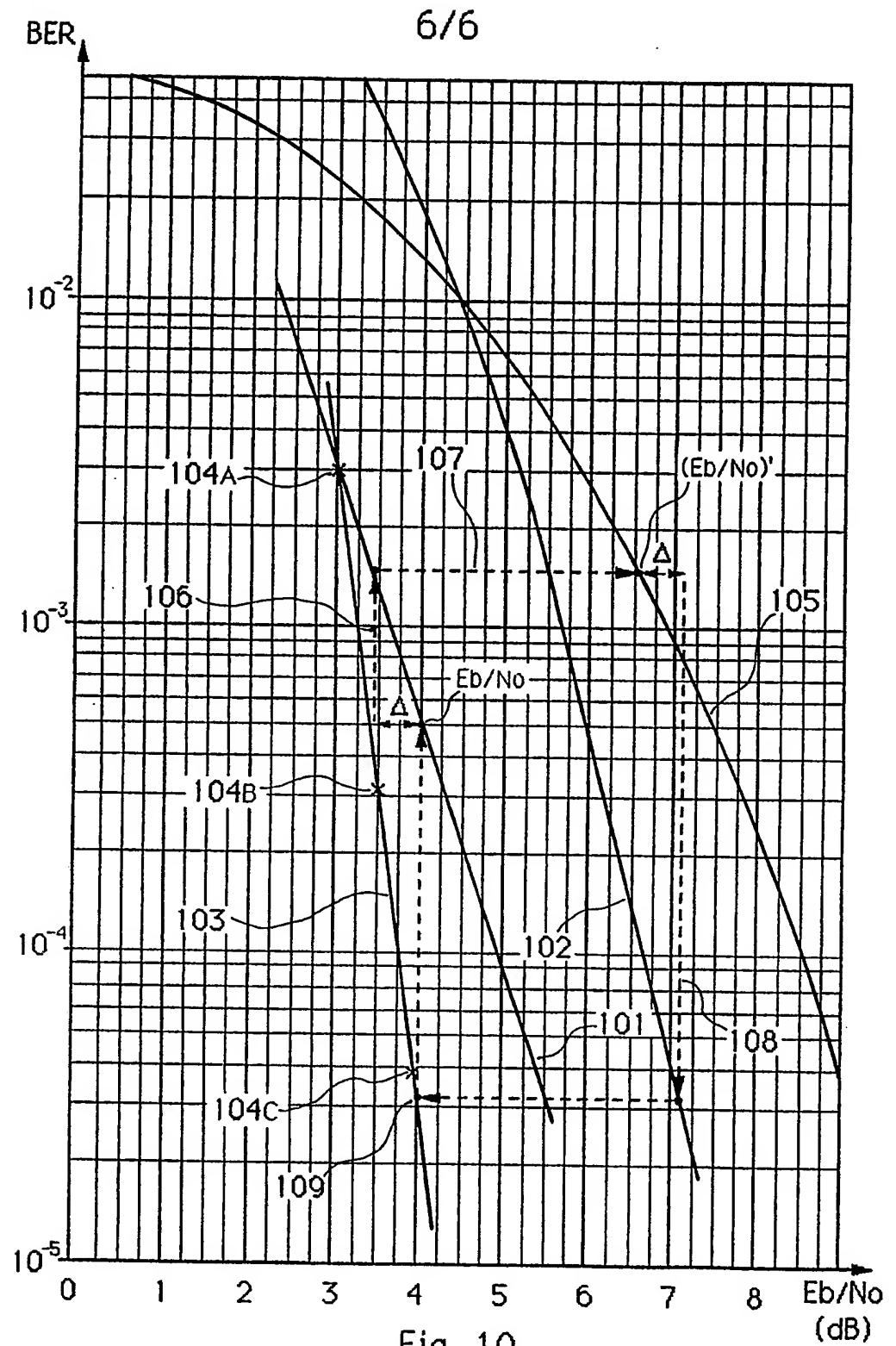


Fig. 9



REPUBLIQUE FRANÇAISE

2675968

INSTITUT NATIONAL
de la
PROPRIETE INDUSTRIELLE

RAPPORT DE RECHERCHE
établi sur la base des dernières revendications
déposées avant le commencement de la recherche

N° d'enregistrement
national

FR 9105279
FA 456809

DOCUMENTS CONSIDERES COMME PERTINENTS		Revendications concernées de la demande examinée
Catégorie	Citation du document avec indication, en cas de besoin, des parties pertinentes	
D,A	EP-A-0 210 932 (BATTAIL) * le document en entier *	1-9
A	THE TRANSACTION OF THE INSTITUTE OF ELECTRONICS, INFORMATION AND COMM. ENGINEERS vol. E72, no. 5, Mai 1989, TOKYO, JP pages 485 - 492; TAJIMA ET AL: 'SST VITERBI DECODER BRANCH METRIC COMPUTATION BASED ON MAP ESTIMATION METHOD'	
A	PROCEEDINGS OF THE EUSIPCO-88 5 Septembre 1988, GRENOBLE, FR pages 339 - 342; FETTWEIS ET AL: 'A MODULAR VARIABLE SPEED VITERBI DECODING IMPLEMENTATION FOR HIGH DATA RATES'	
A	ANNALES DES TELECOMMUNICATIONS vol. 31, no. 11, Novembre 1976, PARIS, FR pages 387 - 404; BATTAIL ET AL: 'DECODAGE PAR REPLIQUES'	
		DOMAINES TECHNIQUES RECHERCHES (Int. Cl.5)
		H03M
Date d'achèvement de la recherche 21 JANVIER 1992		Examinateur DEVERGRANNE C.
<p>CATEGORIE DES DOCUMENTS CITES</p> <p>X : particulièrement pertinent à lui seul Y : particulièrement pertinent en combinaison avec un autre document de la même catégorie A : pertinent à l'encontre d'au moins une revendication ou arrière-plan technologique général O : divulgation non-écrite P : document intercalaire</p> <p>T : théorie ou principe à la base de l'invention E : document de brevet bénéficiant d'une date antérieure à la date de dépôt et qui n'a été publié qu'à cette date de dépôt ou qu'à une date postérieure. D : cité dans la demande L : cité pour d'autres raisons</p> <p>***** & : membre de la même famille, document correspondant</p>		

1

EPO FORM 150 (01.82 (P01))

THIS PAGE BLANK (USPTO)